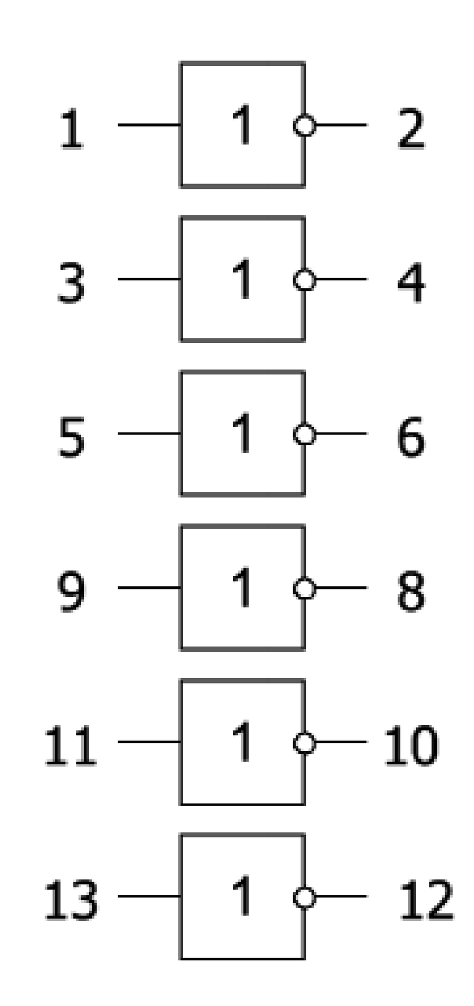
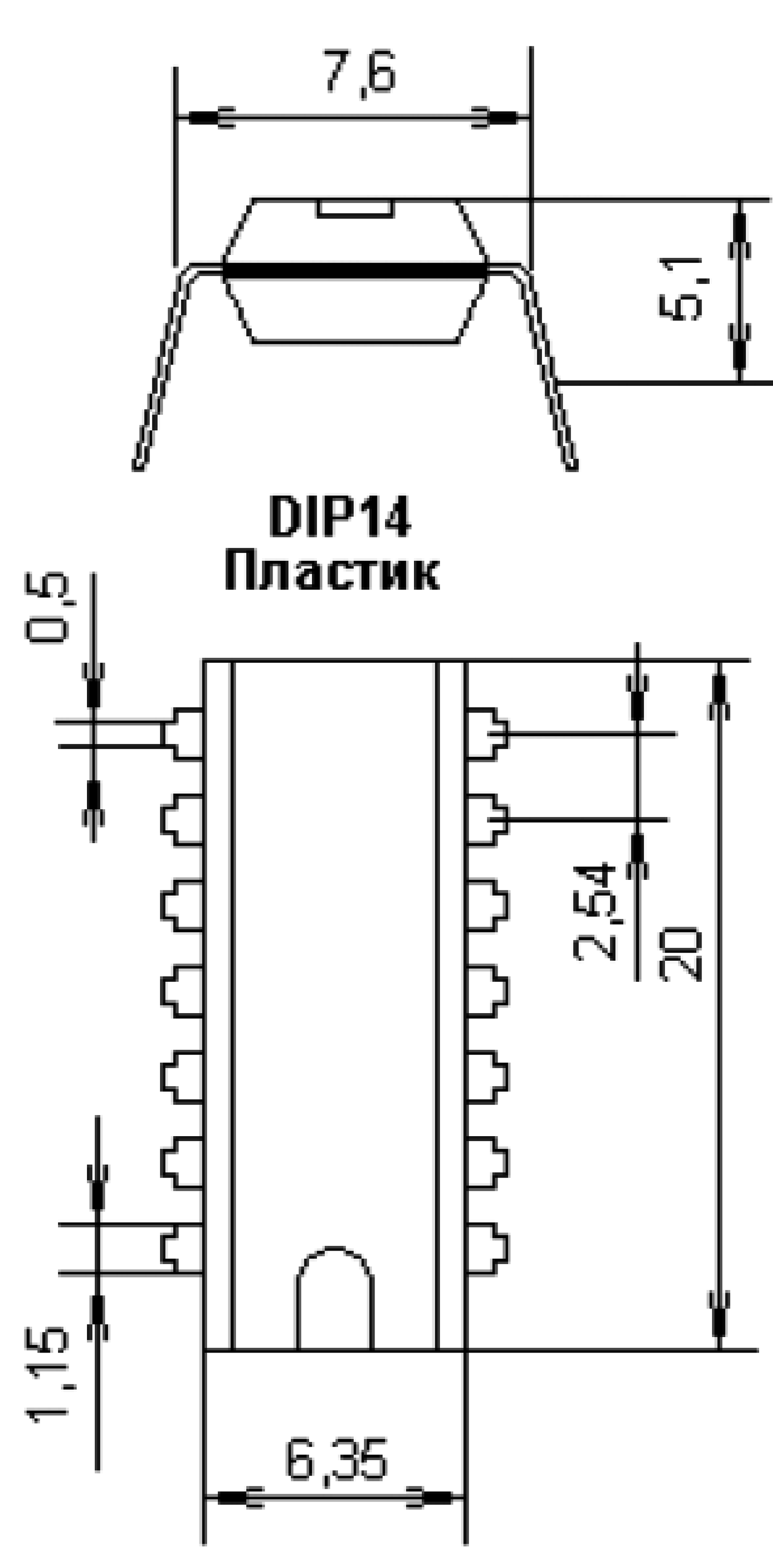
Шесть логических элементов НЕ с буферным выходом



№ выв	Назначение	№ выв	Назначение
1	Вход	8	Выход
2	Выход	9	Вход
3	Вход	10	Выход
4	Выход	11	Вход
5	Вход	12	Выход
6	Выход	13	Вход
7	Общий	14	Ucc



Тип микросхемы	К561ЛН2
Фирма производитель	СНГ
Функциональное назначение	6 буферных инверторов
T,C	-10...+70
Vdd min...Vdd max,В	-0.5...+18
Pd,мВт	300
Напр.сиг.	A-Q
Vil(Vnl),В при Vdd=5В	1
Vih(Vnh),В при Vdd=5В	4
Icc,мкА при Vdd=5В	<0.25
TpHL tip,нс при Vdd=5В	45
TpLH tip,нс при Vdd=5В	45
TpHL max,нс при Vdd=5В	32
TpLH max,нс при Vdd=5В	32
Vil(Vnl),В при Vdd=10В	2
Vih(Vnh),В при Vdd=10В	8
Icc,мкА при Vdd=10В	<0.5
TpHL tip,нс при Vdd=10В	23
TpLH tip,нс при Vdd=10В	23
TpHL max,нс при Vdd=10В	16
TpLH max,нс при Vdd=10В	16
Vil(Vnl),В при Vdd=15В	2.5
Vih(Vnh),В при Vdd=15В	12.5
Icc,мкА при Vdd=15В	<1
TpHL tip,нс при Vdd=15В	18
TpLH tip,нс при Vdd=15В	18
TpHL max,нс при Vdd=15В	13
TpLH max,нс при Vdd=15В	13
Корпус	14DIP